

# Андрей Богданов

FPGA prototyping platforms  
[linkedin.com/in/andrey-bogd...](https://www.linkedin.com/in/andrey-bogd...)

## Местоположение

Проживание: Россия, Москва

## Возраст и стаж

Стаж: 10 лет и 2 месяца

Возраст: 32 года

## Контактная информация

Мой круг: <https://moikrug.ru/bogdanovandrey59>



---

## Профессиональные навыки

---

Verilog • Vhdl • Fpga

---

## Опыт работы

---

Март 2014 –  
По наст. время  
(5 лет и 3 месяца)

### НИИ ИСУ МГТУ им. Н. Э. Баумана

Инженер 1к.  
Россия, Москва

Апрель 2009 –  
Март 2014  
(5 лет)

### ЗАО "МЦСТ"

Младший научный сотрудник  
Россия, Москва

---

## Высшее образование

---

Январь 2004 –  
Январь 2010

### Московский государственный технический университет имени Н.Э. Баумана

Информатики и систем управления; ИУ  
Россия, Москва

---

## О себе

---

Специализация и профессиональные навыки: Разработка синтезируемых RTL-моделей для FPGA (ПЛИС), ASIC, алгоритмы ЦОС; Операционные системы: Windows, Linux; САПР: Quartus (Altera), ISE (Xilinx), ChipScope, Modelsim, VCS, SVN, FormalPro (Mentor Graphics), Matlab; IP ядра: PCI express, Serial RapidIO, DDR3; Интерфейсы: PCI, PCI Express, Serial RapidIO, MIL-STD-1553, SpaceWire, InfiniBand, USB, ThunderBolt, DisplayPort, JTAG, SPI, UART, McBSP; DSP: TMS320C6678 Язык описания аппаратуры: Verilog, VHDL;

Членство в обществах и ассоциациях: Professional Membership in Association for Computing Machinery (ACM)

